

## **BAB V**

### **PENUTUP**

#### **5.1 Kesimpulan**

1. Simulator yang dibuat telah berjalan dengan baik, sesuai dengan yang diharapkan.
2. Dari data pengukuran yang didapatkan bahwa nilai pengukuran sama dengan nilai perhitungan.
3. Batasan kerja rangkaian simulator ADC (Analog to Digital Converter) ini, mempunyai Batas minimum tegangan input 0,05 Volt, Batas maksimum tegangan output 5,00 Volt, Batas minimum output biner 00000011, Batasan maksimum output biner 11111111.
4. Tegangan input mempunyai batas yaitu dari 0 sampai 5 Volt, dan tegangan tersebut menjadi tegangan referensi yang digunakan pada saat perencanaan dan perhitungan manual nilai desimal dan biner yang diinginkan.
5. Output biner yang dihasilkan adalah 8 bit, yang berarti jumlah desimal yang bisa dihitung adalah berjumlah 255.

#### **5.2 Saran**

Pada penelitian kali ini telah dibuat simulator ADC (Analog to Digital Converter). Untuk merealisasikan simulasi rangkaian tersebut bisa dibuat rangkaian aslinya. Dan pada simulator selanjutnya bisa dibuat simulator DAC (Digital to Analog Converter).